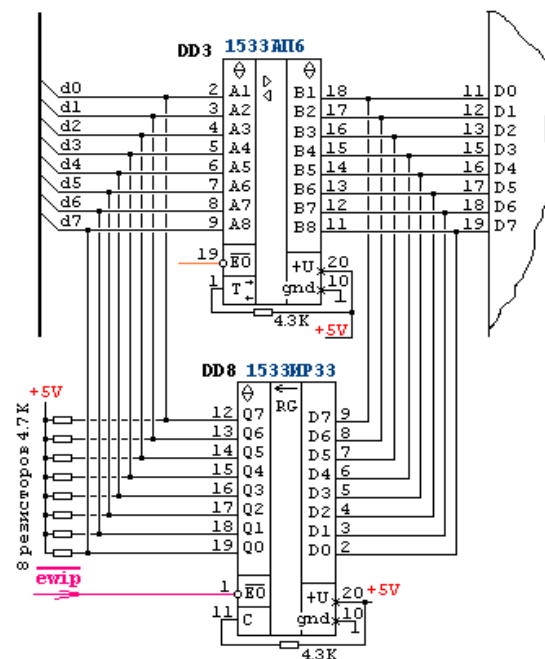


Макет имитатора ПЗУ.
Версия на 64 килобайта.

Микросхема DD8 монтируется навесным монтажом на лапках DD3.

Сигнал EWIP верен в предположении, что во время внутренних операций в блоке эмулятора тестируемая система не может выставить сигналы $\overline{WRI}=0$ и $\overline{CSW}=0$ (остановлена сигналом outreset).

В целях уменьшения энергопотребления блоком эмулятора рекомендуется вместо 1533АП6 (DD3) применить 1533ИР33. Весьма желательно заменить ИС серии 1533 на серию 1554 (импортный аналог 74ALS !!!).



В базовом варианте в качестве переходного разъёма между мультичем EEPROM и основной платой применена пара DB37 - DB37P. Разводка приведена ниже:

1	+5Вольт основное питание	
2		
3		A15 1
4		A14 27
5		A13 26
6		A12 2
7		A11 23
8		A10 21
9		A9 24
10		A8 25
11		A7 3
12		A6 4
13		A5 5
14		A4 6
15		A3 7
16		A2 8
17		A1 9
18		A0 10
19	Общий основное питание	
20	+5Вольт основное питание	
21		DB7 19
22		DB6 18
23		DB5 17
24		DB4 16
25		DB3 15
26		DB2 13
27		DB1 12
28		DB0 11
29		CSRD1 20
30		PSEN(RDI) 22
31		
32		WRI
33		CSWRI
34	Общий мультич	14
35	+5Вольт мультич	28
36	OUTRESET	
37	Общий основное питание	

РАЗЪЕМ ПЛАТЫ ИМПЗУ

КОЛОДКА МУЛЖА 27х1512 ИС